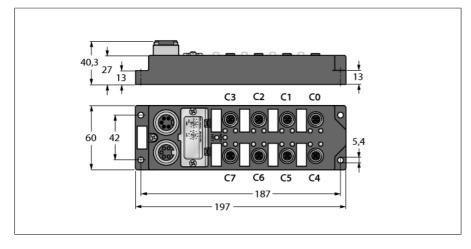


I/O Modul für Feldbus DeviceNet 8 digitale pnp Eingänge 8 digitale Ausgänge 0.5 A FDNL-CSG88-T

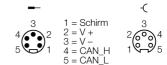


FDNL-CSG88-T F0130

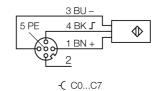
-	8 digitale pnp Eingänge
_	9 digitale Auggange 0 E

- 8 digitale Ausgänge 0.5 A
- Kurzschlussüberwachung
- Modulbezogene Diagnose
- Pro Steckverbinder zwei Kanäle
- Separate Hilfs-/Lastspannung (Aux)
- Glasfaserverstärktes PA6-Gehäuse
- Vibrations- und erschütterungsfest
- Vergossene Modulelektronik
- Metallsteckverbinder
- Schutzart IP67

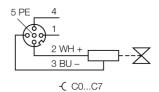
Feldbus



Eingang M12 x 1



Ausgang M12 x 1



* .					
Ident-No.	F0130				
Anzahl der Kanäle	16				
Betriebs-/Lastspannung	1126 VDC				
Betriebsstrom	< 100 mA				
Eingänge					
Kanalanzahl	(8) 3-Draht pnp Sensoren				
Eingangsspannung	1326 VDC				
Speisestrom	< 700 mA pro Modul, kurzschlussfest				
Schaltschwelle	EN 61131-3				
	low max.: 1.5 mA / high min.: 2 mA				
Eingangsverzögerung	2.5 ms				
Schaltfrequenz	≤ 100 Hz				
Max. Eingangsstrom	7 mA				
Potenzialtrennung	galvanische Trennung zum Bus				
Ausgänge					
Kanalanzahl	(8) DC Aktuatoren				
Ausgangsspannung	24 VDC				
Ausgangsstrom pro Kanal	0,5 A, kurzschlussfest				
Ausgangsstrom pro Kanal Lastart	0,5 A, kurzschlussfest ohmsch, induktiv, Lampenlast				
<u> </u>					
Lastart	ohmsch, induktiv, Lampenlast				
Lastart Schaltfrequenz	ohmsch, induktiv, Lampenlast ≤ 100 Hz				
Lastart Schaltfrequenz Gleichzeitigkeitsfaktor	ohmsch, induktiv, Lampenlast ≤ 100 Hz 1				

Übertragungsrate Feldbus

Adressierung Feldbus
Potenzialtrennung

0...63 (dezimal) über Drehcodierschalter

zu Betriebs- und Lastspannung

125/250/500 Kbit/s



Abmessungen (B x L x H)	60 x 197 x 40 mm
Gehäusematerial	glasfaserverstärktes Polyamid (PA6-GF30)
Montage	4 Befestigungslöcher Ø 5,4 mm
Umgebungstemperatur	-40+70 °C
Schutzart	IP67
MTTF	189 Jahre nach SN 29500 (Ed. 99) 20 °C
Zulassungen	CE, UL, CSA, FM



Daten im Prozessabbild

C1P4: Steckverbinder 1, Pin 4

IGS: Drahtbruch-/Kurzschluss-Sammelmeldung

OGS: Kurzschluss-Sammelmeldung

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Input	Byte 0	C7P4	C6P4	C5P4	C4P4	C3P4	C2P4	C1P4	C0P4
	Byte 1	IGS	OGS	-	-	_	_	_	_
Output	Byte 0	C7P2	C6P2	C5P2	C4P2	C3P2	C2P2	C1P2	C0P2