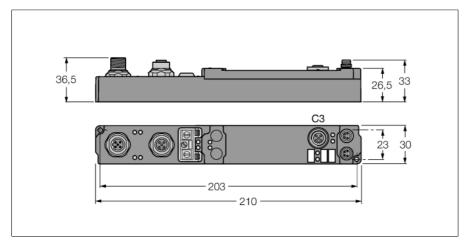


módulo stand-alone piconet para PROFIBUS-DP interfaz en serie de 1 canal, 0..20 mA (TTY) SDPB-10S-1003



- interfaz serial 0 ... 20 mA (TTY)
- 1 canales
- interfaz de configuración
- funciones parametrizables
- asistido vía I/O-ASSISTANT 2
- conexión directa a bus de campo
- carcasa reforzada por fibra de vidrio
- con control de resistencia a choques y vi-
- electrónica de módulos completamente se-
- conector de metal
- grado de protección IP67

Tipo	SDPB-10S-1003		
N.º de ID	6824447		
Número de canales	1		
Tensión de servicio / de carga	2029 VDC		
Corriente de servicio	≤ 40 mA		

Velocidad de transmisión del bus de campo	9,6 Kbit/s12 Mbit/s		
Direccionamiento bus de campo	0 hasta 99		
Interfaz de servicio	parametrización a través del I/O-ASSISTANT		
Separación de potencial	bus de campo para la tensión de servicio		
Corriente de señal, nivel bajo	0 hasta 3 mA		

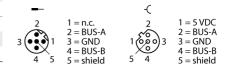
Corriente de señal, nivel alto	14 hasta 20 mA
Resistencia de carga	≤500 Ω

Transmision de bits	2 ~ 20 IIIA			
Velocidad de transmisión	1,2 hasta 19,2 kBit/s (por defecto 9,6 kBit/s)			
Recorrido de transmisión	Par trenzado ≤1000 m.			
Puffer de datos	Buffer de recepción de 128 bytes, buffer de emisión			
	de 16 bytes			
Separación de potencial	tensión de servicio para TTY			

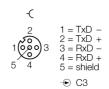
2 x 20 mA

Separación de potencial	tensión de servicio para TTY			
Medidas (An x L x Al)	30 x 210 x 26.5 mm			
Control de vibraciones	Conforme a EN 60068-2-6			
Control de choques	conforme a EN 60068-2-27			
Compatibilidad electromagnética	Conforme a la norma EN 61000-6-2/EN 61000-6-4			
Grado de protección	IP67			
Aprobaciones	CE, cULus			

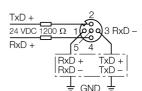
Bus de campo M12 × 1



Entrada M12 × 1



Variante de conexión - equipos TTY pasi-



Fuente de alimentación M8 × 1



edición • 2024-10-03T00:47:45+02:00

Transmisión de hito



datos en la representación del proceso

	Address	Input data		Output data	
Pre-conditions	Word	High-Byte	Low-Byte	High-Byte	Low-Byte
Complex mapping: Data are mapped with control and status byte	0	D0	SB	D0	СВ
	1	D2	D1	D2	D1
,	2	D4	D3	D4	D3