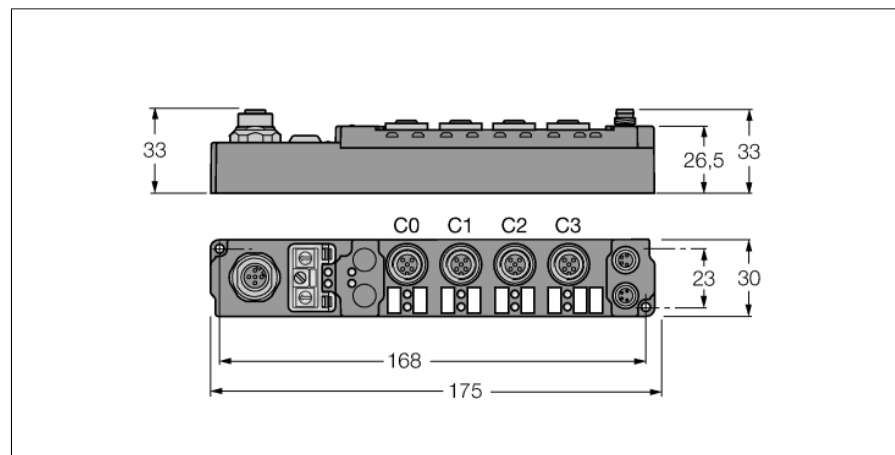
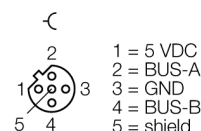


pentru modul piconet stand-alone, pentru PROFIBUS-DP 4 intrări analogice ± 10 V SDPB-40A-0005

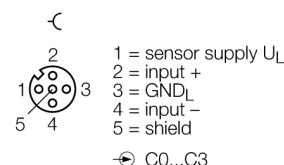


- 4 intrări analogice ± 10 V
- Interfață pentru configurare
- Funcții parametrizabile
- Descris prin I/O-ASSISTANT 2
- Conexiune directă la fieldbus
- Carcasă armată cu fibră de sticlă
- Testat la șoc și vibrații
- Module încapsulate
- Conector metalic
- Grad de protecție IP67

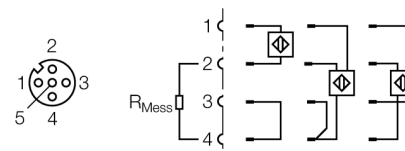
M12 × 1 Fieldbus



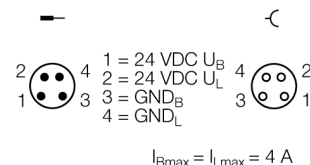
M12 × 1 intrare



Conexiuni - Intrări



M8 × 1 Alimentare



Tip	SDPB-40A-0005
Nr. ID	6824051
Număr de canale	4
Tensiune de alimentare / tensiune de sarcină	20...29 Vcc
Curent de alimentare	≤ 140 mA
Viteză de transfer Fieldbus	9,6 kbps ... 12 Mbps
Adresa Fieldbus	0 la 99
Interfață service	configurare cu I/O-ASSISTANT
Izolare electrică	???????Fieldbus to operational voltage
Număr de canale	4 intrări analogice ± 10 V
Rezistență de intrare	> 100 k Ω
Izolare electrică	???????channels to operational voltage
Tensiune de mod comun	max. 35 V
Curent de măsură	0,5 mA
Timp de conversie	250 ms
Eroare relativă	$< \pm 0.3$ % din capătul de scală
Filtru intrare	variabilă
Alimentare senzor	din tensiunea de sarcină????
Dimensiuni (l x L x h)	30 x 175 x 26.5 mm
Test vibrații	Conf. cu EN 60068-2-6
Test la șocuri mecanice	conform DIN EN 60068-2-27
Compatibilitate electromagnetică (interferențe)	Conf. cu EN 61000-6-2/EN 61000-6-4
Clasă de protecție	IP67
Certificări	CE, cULus

Process image pentru date de intrare

Valid for the setting "Motorola format"

SBn: Status byte channel n
CBn: Control byte channel n
Chn D0: channel n,
least significant data byte
Chn D1: channel n,
most significant data byte

	Address	Input data		Output data	
Pre-conditions	Word	High-Byte	Low-Byte	High-Byte	Low-Byte
Compact mapping: Starting with Ch0 D1 in "Low-Byte" word 0 all other bytes follow immediately. Only the user data are mapped (greyed in the table). Complex mapping: Data are mapped with control and status byte.	0	Ch0 D1	SB0	Ch0 D1	CB0
	1	SB1	Ch0 D0	CB1	Ch0 D0
	2	Ch1 D0	Ch1 D1	Ch1 D0	Ch1 D1
	3	Ch2 D1	SB2	Ch2 D1	CB2
	4	SB3	Ch2 D0	CB3	Ch2 D0
	5	Ch3 D0	Ch3 D1	Ch3 D0	Ch3 D1